

renseigner auprès d'Olivier Jean si j'ai un problème pour la lecture ou exportation.

Réponse de Thierry : Merci Fabrice, je n'ai pas eu le temps de sortir l'oscilloscope pour regarder ces signaux avec un Microdisc, il y a sans doute un réglage à adopter ! Quelqu'un a-t-il fait l'essai sur Telestrat ?

Suite de Thierry : Salut Jérôme, pour information je n'ai fait aucune modification. Pour implanter le 65C02 : j'ai simplement réalisé un adaptateur avec un support tulipe et un bout de strap...

Réponse de Fabrice : Dans mon Telestrat, j'ai un VL65NC02-02 de chez VLSI, aucun problème à signaler. Et sur la carte Stratos, avant de passer au module 65816, j'utilisais sans problème un R65C02P2 de chez Rockwell. Le Telestrat et son électronique Microdisc plus propre semble donc moins sensible aux différences entre processeurs. Toutefois...

En passant au module 65816, j'ai d'abord rencontré un problème : Le Stratos marchait avec les 8 boîtiers de Ram 4614 (temps d'accès 150ns), mais ne marchait plus avec mes barrettes SIMM (70ns et 80ns). Il faut dire que le 65816 ne génère pas l'horloge Phi2, contrairement au 6502. C'est pour ça que je suis obligé sur le module de générer cette horloge à partir de Phi0 (qui est envoyé par l'U1a). Mon premier prototype générait Phi2 en inversant deux fois Phi0: comme je l'ai dit, ça marchait bien avec les Rams normales du Telestrat, mais pas avec des rams plus rapides. J'ai soumis ces problèmes sur le forum <<http://www.6502.org/forum>> et le fait d'avoir un module à base de 65816 pour remplacer les 6502 a fait des émules: Il y a un gars qui va fabriquer ça dans un module ne prenant pas plus de place que le 6502 ! Avis

aux amateurs.

Pour sa génération d'horloge, il a prévu une solution meilleure, en rajoutant une porte ET. J'ai alors voulu tester si cette porte ET supplémentaire permettait de faire tourner ma carte Stratos avec des Rams rapides, mais ça ne marchait toujours pas. Pour essayer de tirer ça au clair, j'ai donc emprunté un oscilloscope et c'est là que j'ai constaté que les 6502 Nmos génèrent un signal Phi2 avec un front montant pas propre du tout (complètement arrondi), alors que les 65C02 (Cmos donc) fabriquent un Phi2 avec un front montant aussi droit que le Phi0 en entrée. La conséquence, c'est que la détection du front montant de Phi2, par les autres composants de l'Oric, se fait plus tard avec un 6502 Nmos qu'avec un 6502 Cmos... (les fronts descendants semblent identiques quant à eux).

Je viens de rajouter 2 inverseurs à la génération de Phi2 sur mon module 65816 (ça fait maintenant quatre inverseurs en série, avant de refaire un ET avec le Phi0 en entrée des inverseurs), et ça marche maintenant avec les Rams rapides...

Je pense donc vraiment que c'est à cause d'un front montant de Phi2 trop rapide que certains processeurs Cmos ne tournent pas dans les Oric, et qu'on doit pouvoir arranger ça en retardant le signal Phi0 qui rentre dans le processeur...

Suite de Fabrice : Je ne saurais dire, mais encouragé par le fonctionnement du module 16 bits, je compte bien me remettre à cette interface, aidé par un oscilloscope et tous ceux qui voudront y jeter un oeil...

Info de Claude S. : A toute fin utile, voici le datasheet du contrôleur 2793 (fichier sab2793.zip).

Service Manual / Manuel Technique

par André C.

Voilà déjà bien longtemps que vous avez entendu parler du Service Manual, le fameux bouquin qui a été déniché par Steve M. Voici enfin quelques nouvelles.

Steve à Scanné et tapé ce manuel, édité à l'origine par Oric International à l'intention des revendeurs et personnels des Services Apres Vente. La version originale en Anglais est disponible depuis quelques mois sur le site de Steve <www.48katmos.freeuk.co> et a été diffusée en option avec la disquette trimestrielle de mars 2004. Romuald L. en a courageusement mené à bien la traduction en Français et je le remercie pour cette lourde tâche. Vous trouverez cette version française en supplément de ce Ceo-Mag. Bien qu'il s'agisse d'un opuscule technique, il pourra aussi intéresser les non-techniciens, non seulement comme document historique (Ah la nostalgie !) mais aussi comme source d'informations, notamment sur les ports d'entrées / sorties.

Le document d'origine, fidèlement reproduit par Steve comptait 79 pages. Mais le moins que l'on puisse dire est que la mise en page était des plus aérée (double interlignes, marges généreuses etc.). Pour une question de budget, cette mise en page a été considérablement resserrée dans la version que vous avez entre les mains, puisque le tout tient en une vingtaine de pages. Les abonnés à l'e-mag disposeront de 2 fichiers PDF : Une première mouture correspondant à la version papier publiée avec ce Ceo-Mag et une deuxième version correspondant à la mise en page d'origine. Cette version plus aérée sera évidemment aussi disponible pour tous sur le site de Steve et sur oric.org.