

INITIATION ASSEMBLEUR : LES INSTRUCTIONS CACHEES DU 6502
par Thomas GEMPP

Que les anciens membres du défunt CDO nous pardonnent mais nous allons reprendre ce mois-ci l'article paru dans le JE04/89 pour permettre aux nombreux oriciens qui nous ont rejoints de pouvoir le lire.

Les instructions cachées du 6502 sont au nombre de 9 (nous ne les verrons pas toutes aujourd'hui -la suite au prochain épisode...-).

Pour ceux qui possèdent un assembleur/désassembleur où il est possible de faire correspondre de nouveaux mnémoniques à des codes, nous donnerons une nouvelle notation.

1) Instruction "03"

Cette instruction opère en page-zéro. Elle effectue un décalage arithmétique vers la gauche du contenu de l'adresse pré-indexée indirecte et d'un "ou" logique avec l'accumulateur, le résultat s'y trouvant.

ex: nous avons en page 00 à l'adresse 00 la valeur de l'adresse qui contient la valeur #7B.

0000 : #3B

0001 : #10 --> adresse \$103B

103B : #7B

LDA #89

LDX #00

LOR (\$00,X) LOR pour left-or

Ainsi LOR (\$00,X) va être une instruction du type ASL (\$00,X)
ORA (\$00,X) qui n'existe pas.

Dans notre exemple, nous aurons en sortie:

A= #FF

103B=#F6 (décalage à gauche de #7B)

--> LOR (LL,X) : 03 LL

où LL est une adresse en page zéro (\$00 à \$FF)

2) instruction "2B"

Cette instruction charge l'accum avec un zéro; elle agit aussi sur les drapeaux comme LDA #00

--> LAZ : 2B pour Load-Accu-Zero

3) instruction "87"

Elle effectue un "et" logique entre le contenu de l'accum et le registre X en stockant le résultat en page zéro.

ex: LDA #65

LDX #AB

ANX \$00